

DDR3存储器替代测试，DDR3信号完整性测试方案

产品名称	DDR3存储器替代测试，DDR3信号完整性测试方案
公司名称	北京淼森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座B101
联系电话	18601085302 18601085302

产品详情

DDR3存储器替代测试，DDR3信号完整性测试

DDR3内存信号完整性测试的最优方案应选系统带宽大于9.7GHz的测址系统，且采用BGA探头适配器将BGA封装的焊盘引到BGA探头适配器表面作为测试点，然后进行读信号和写信号分离时，选择逻辑触发分高法。

了解更多关于高速信号的测试内容，请关注我们，或来电咨询！

我司高速电路测试服务项目有：

SI信号完整性测试，主要内容是电源上电时序、复位、时钟、I2C、SPI、Flash、DDR、JTAG接口、CP LD接口测试、URAT测试、网口测试、USB2.0/USB3.0测试、MIPI测试、HDMI测试、及板卡上其它芯片接口的信号测试。

PI电源完整性测试，主要内容是电源的电压值（精度）、电源噪声/纹波、电压上下波形、测量缓启动电路参数、电源电流和冲击电流、电源告警信号、冗余电源的均流参数。

接口一致性测试，主要有以太网、USB2.0、USB3.0、MIPI、HDMI、SATA、Display Port、PCIE。