

DDR存储器特性，DDR3信号完整性测试，DDR3测试平台

产品名称	DDR存储器特性，DDR3信号完整性测试，DDR3测试平台
公司名称	北京淼森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座B101
联系电话	18601085302 18601085302

产品详情

DDR存储器特性，DDR3信号完整性测试，DDR3测试平台

DDR存储器特性

1) 时钟的上升和下降沿同时传输数据

DDR存储器的主要优势就是能够同时在时钟循环的上升和下降沿提取数据，从而把给定时钟频率的数据速率提高1倍。例如，在DDR200器件中，数据传输频率为200 MHz，而总线速度则为100 MHz。

2) 工作电压低 DDR1、DDR2和DDR3存储器的电压分别为2.5、1.8和1.5V，因此与采用3.3V的正常SDRAM芯片组相比，它们在电源管理中产生的热量更少，效率更高。

3) 延时小 延时性是DDR存储器的另一特性。存储器延时性可通过一系列数字体现，如用于DDR1的2-3-2-6-T1、3-4-4-8或2-2-2-5。这些数字表明存储器进行某一操作所需的时钟脉冲数，数字越小，存储越快。这些数字代表的操作如下：CL- tRCD – tRP – tRAS – CMD。要理解它们，您必须牢记存储器被内部组织为一个矩阵，数据保存在行和列的交叉点。