

存储器AT24C02 AT24C02

产品名称	存储器AT24C02 AT24C02
公司名称	上海图一实业有限公司
价格	.00/个
规格参数	
公司地址	上海市宝山区逸仙路1277号18幢3层308-05室
联系电话	021-55390673 15921771099

产品详情

品牌	-	型号	AT24C02
批号	-	封装	SOP8
营销方式	厂家直销	产品性质	新品
处理信号	数模混合信号	制作工艺	半导体集成
导电类型	双极型	集成程度	小规模
规格尺寸	-(mm)	工作温度	-40~85 ()
静态功耗	-(mW)	类型	存储器

上海毅钧at24c02是美国atmel公司的低工耗cmos串行eeprom，at24c02是内含256*8位存储空间，at24c02具有工作电压宽(2.5~5.5v)、擦写次数多(大于10000次)、写入速度快(小于10ms)等特点。at24c02的1、2、3脚是三条地址线，用于确定芯片的硬件地址。在at89c51试验开发板上它们都接地，第8脚和第4脚分别为正、负电源。第5脚sda为串行数据输入/输出，数据通过这条双向i2c总线串行传送，在at89c51试验开发板上和单片机的p3.5连接。第6脚scl为串行时钟输入线，在at89c51试验开发板上和单片机的p3.5连接。sda和scl都需要和正电源间各接一个5.1k的电阻上拉。第7脚需要接地。at24c02中带有片内地址寄存器。每写入或读出一个数据字节后，该地址寄存器自动加1，以实现对下一个存储单元的读写。所有字节均以单一操作方式读取。为降低总的写入时间，一次操作可写入多达8个字节的数据。

在数据传送过程中，必须确认数据传送的开始和结束。在i2c总线技术规范中，开始和结束信号（也称启动和停止信号）的定义。当时钟线scl为高电平时，数据线sda由高电平跳变为低电平定义为“开始”信号；当scl线为高电平时，sda线发生低电平到高电平的跳变为“结束”信号。开始和结束信号都是由主器件产生。在开始信号以后，总线即被认为处于忙状态；在结束信号以后的一段时间内，总线被认为是空闲的。