

西门子SMARTCPUSR30模块

产品名称	西门子SMARTCPUSR30模块
公司名称	广州鸿懿电气设备有限公司
价格	1010.00/个
规格参数	品牌:西门子200SMART 型号:CPUSR30 认证:CE
公司地址	广州市白云区永平街同泰路85号609房（仅限办公用途）
联系电话	020-37874693 18819233991

产品详情

西门子SMARTCPUSR30模块 S7-200 SMART，CPU SR30，标准型 CPU 模块，继电器输出，220 V AC 供电，18 输入/12 输出 西门子200SMART系列订货号：S7-200 SMART 带来两种不同类型的CPU 模块：
标准型 - 继电器输出型(SR20 / SR40 / SR60) - 晶体管输出型(ST40 / ST60) 经济型
- 继电器输出型(CR40) 6ES7288-1SR20-0AA0 SIMATIC S7-200SMART, CPU SR20, STANDARD CPU, AC/DC/RELAY, ONBOARD I/O: 12 DI 24V DC; 8 DO RELAY 2A; POWER SUPPLY: AC 85 - 264 V AC AT 47 - 63 HZ, PROGRAM/DATA MEMORY: 20 KB 6ES7288-1SR30-0AA0 SIMATIC S7-200 SMART, CPU SR30, STANDARD CPU, AC/DC/RELAY, ONBOARD I/O: 18 DI 24V DC; 12 DO RELAY 2A; POWER SUPPLY: AC 85 - 264 V AC AT 47 - 63 HZ, PROGRAM/DATA MEMORY: 30 KB 6ES7288-1SR40-0AA0 SIMATIC S7-200SMART, CPU SR40, STANDARD CPU, AC/DC/RELAY, ONBOARD I/O: 24 DI 24V DC; 16 DO RELAY 2A; POWER SUPPLY: AC 85 - 264 V AC AT 47 - 63 HZ, PROGRAM/DATA MEMORY: 40 KB 6ES7288-1SR60-0AA0 SIMATIC S7-200SMART, CPU SR60, STANDARD CPU, AC/DC/RELAY, ONBOARD I/O: 36 DI 24V DC; 24 DO RELAY 2A; POWER SUPPLY: AC 85 - 264 V AC AT 47 - 63 HZ, PROGRAM/DATA MEMORY: 50 KB 6ES7288-1ST20-0AA0 SIMATIC S7-200 SMART, CPU ST20, STANDARD CPU, DC/DC/DC, ONBOARD I/O: 12 DI 24V DC; 8 DO 24 V DC; POWER SUPPLY: DC 20.4 - 28.8 V DC, PROGRAM/DATA MEMORY: 20 KB 6ES7288-1ST30-0AA0 SIMATIC S7-200 SMART, CPU ST30, STANDARD CPU, DC/DC/DC, ONBOARD I/O: 18 DI 24V DC; 12 DO 24 V DC; POWER SUPPLY: DC 20.4 - 28.8 V DC, PROGRAM/DATA MEMORY: 30 KB 6ES7288-1ST40-0AA0 SIMATIC S7-200SMART, CPU ST40, STANDARD CPU, DC/DC/DC, ONBOARD I/O: 24 DI 24V DC; 16 DO 24 V DC; POWER SUPPLY: DC 20.4 - 28.8 V DC, PROGRAM/DATA MEMORY: 40 KB 6ES7288-1ST60-0AA0 SIMATIC S7-200SMART, CPU ST60, STANDARD CPU, DC/DC/DC, ONBOARD I/O: 36 DI 24V DC; 24 DO 24 V DC; POWER SUPPLY: DC 20.4 - 28.8 V DC, PROGRAM/DATA MEMORY: 50 KB
中央处理CPU 订货号 CPU SR20 继电器输出，220 V AC 供电，12 输入/8 输出
6ES7 288-1SR200-AA0 CPU ST20 晶体管输出，24 V DC 供电，12 输入/8 输出
6ES7-288-1ST20-0AA0 CPU SR30 继电器输出，220 V AC 供电，18 输入/12 输出
6ES7-288-1SR30-0AA0 CPU ST30 晶体管输出，24 V DC 供电，18 输入/12 输出
6ES7-288-1ST30-0AA0 CPU SR40 继电器输出，220 V AC 供电，24 输入/16 输出

6ES7-288-1SR40-0AA0 CPU ST40 晶体管输出, 24 V DC 供电, 24 输入/16 输出
6ES7-288-1ST40-0AA0 CPU SR60 继电器输出, 220 V AC 供电, 36 输入/24 输出
6ES7-288-1SR60-0AA0 CPU ST60 晶体管输出, 24 V DC 供电, 36 输入/24 输出
6ES7-288-1ST60-0AA0 CPU CR40 继电器输出, 220 V AC 供电, 24 输入/16 输出
6ES7-288-1CR40-0AA0 CPU CR60 继电器输出, 220 V AC 供电, 36 输入/24 输出

6ES7-288-1CR60-0AA0 西门子SMARTCPUSR30模块, 可编程控制器PLC的技术性能指标 可编程控制器的种类很多, 用户可以根据控制系统的具体要求选择不同技术性能指标的PLC。可编程控制器的技术性能指标主要有以下几个方面: 1. 输入/输出点数

可编程控制器的I/O点数指外部输入、输出端子数量的总和。它是描述的PLC大小的一个重要的参数。

2. 存储容量 PLC的存储器由系统程序存储器, 用户程序存储器和数据存储器三部分组成。PLC存储容量通常指用户程序存储器和数据存储器容量之和, 表征系统提供给用户的可用资源, 是系统性能的一项重要技术指标。 3. 扫描速度 可编程控制器采用循环扫描方式工作, 完成1次扫描所需的时间叫做扫描周期。影响扫描速度的主要因素有用户程序的长度和PLC产品的类型。PLC中CPU的类型、机器字长等直接影响PLC运算精度和运行速度。 4. 指令系统 指令系统是指PLC所有指令的总和。可编程控制器的编程指令越多, 软件功能就越强, 但掌握应用也相对较复杂。用户应根据实际控制要求选择合适指令功能的可编程控制器。 5. 通信功能 通信有PLC之间的通信和PLC与其他设备之间的通信。通信主要涉及通信模块, 通信接口, 通信协议和通信指令等内容。PLC的组网和通信能力也已成为PLC产品水平的重要衡量指标之一。

PLC系统的抗干扰分析及解决措施 [摘要] 分析了电磁干扰及其对PLC控制系统干扰的机制, 指出在工程应用时必须综合考虑控制系统的抗干扰性能, 并结合工程提出了几种有效的抗干扰措施。

[关键词] 电磁干扰 电磁兼容性 PLC控制系统 接地技术 1 概述 随着科学技术的发展, PLC在工业控制中的应用越来越广泛。PLC控制系统的可靠性直接影响到工业企业的安全生产和经济运行, 系统的抗干扰能力是关系到整个系统可靠运行的关键。自动化系统中所使用的各种类型PLC, 有的是集中安装在控制室, 有的是安装在生产现场和各电机设备上, 它们大多处在强电电路和强电设备所形成的恶劣电磁环境中。要提高PLC控制系统可靠性, 一方面要求PLC生产厂家用提高设备的抗干扰能力; 另一方面, 要求工程设计、安装施工和使用维护中引起高度重视, 多方配合才能完善解决问题, 有效地增强系统的抗干扰性能。

2 电磁干扰源及对系统的干扰 2.1 干扰源及干扰一般分类 影响PLC控制系统的干扰源与一般影响工业控制设备的干扰源一样, 大都产生在电流或电压剧烈变化的部位, 这些电荷剧烈移动的部位就是噪声源, 即干扰源。干扰类型通常按干扰产生的原因、噪声干扰模式和噪声的波形性质的不同划分。其中: 按噪声产生的原因不同, 分为放电噪声、浪涌噪声、高频振荡噪声等; 按噪声的波形、性质不同, 分为持续噪声、偶发噪声等; 按噪声干扰模式不同, 分为共模干扰和差模干扰。共模干扰和差模干扰是一种比较常用的分类方法。共模干扰是信号对地的电位差, 主要由电网串入、地电位差及空间电磁辐射在信号线上感应的共态(同方向)电压迭加所形成。共模电压有时较大, 特别是采用隔离性能差的配电器供电室, 变频器输出信号的共模电压普遍较高, 有的可高达130V以上。共模电压通过不对称电路可转换成差模电压, 直接影响测控信号, 造成元器件损坏(这就是一些系统I/O模块损坏率较高的主要原因), 这种共模干扰可为直流、亦可为交流。差模干扰是指作用于信号两极间的干扰电压, 主要由空间电磁场在信号间耦合感应及由不平衡电路转换共模干扰所形成的电压, 这种让直接叠加在信号上, 直接影响测量与控制精度。

2.2 PLC控制系统中电磁干扰的主要来源 2.2.1 来自空间的辐射干扰 空间的辐射电磁场(EMI)主要是由电力网络、电气设备的暂态过程、雷电、无线电广播、电视、雷达、高频感应加热设备等产生的, 通常称为辐射干扰, 其分布极为复杂。若PLC系统置于所射频频场内, 就回收到辐射干扰, 其影响主要通过两条路径: 一是直接对PLC内部的辐射, 由电路感应产生干扰; 而是对PLC通信内网络的辐射, 由通信线路的感应引入干扰。辐射干扰与现场设备布置及设备所产生的电磁场大小, 特别是频率有关, 一般通过设置屏蔽电缆和PLC局部屏蔽及高压泄放元件进行保护。

2.2.2 来自系统外引线的干扰

主要通过电源和信号线引入, 通常称为传导干扰。这种干扰在我国工业现场较严重。

(1) 来自电源的干扰 实践证明, 因电源引入的干扰造成PLC控制系统故障的情况很多, 笔者在某工程调试中遇到过, 后更换隔离性能更高的PLC电源, 问题才得到解决。PLC系统的正常供电电源均由电网供电。由于电网覆盖范围广, 它将受到所有空间电磁干扰而在线路上感应电压和电流。尤其是电网内部的变化, 入开关操作浪涌、大型电力设备起停、交直流传动装置引起的谐波、电网短路暂态冲击等, 都通过输电线路传到电源原边。PLC电源通常采用隔离电源, 但其机构及制造工艺因素使其隔离性并不理想。实际上, 由于分布参数特别是分布电容的存在, 绝对隔离是不可能的。(2) 来自信号线引入的干扰与PLC控制系统连接的各类信号传输线, 除了传输有效的各类信息之外, 总会有外部干扰信号侵入。此

干扰主要有两种途径：一是通过变送器供电电源或共用信号仪表的供电电源串入的电网干扰，这往往被忽视；二是信号线受空间电磁辐射感应的干扰，即信号线上的外部感应干扰，这是很严重的。由信号引入干扰会引起I/O信号工作异常和测量精度大大降低，严重时会引起元器件损伤。对于隔离性能差的系统，还将导致信号间互相干扰，引起共地系统总线回流，造成逻辑数据变化、误动和死机。PLC控制系统因信号引入干扰造成I/O模块损坏数相当严重，由此引起系统故障的情况也很多。

(3) 来自接地系统混乱时的干扰 接地是提高电子设备电磁兼容性(EMC)的有效手段之一。正确的接地，既能抑制电磁干扰的影响，又能抑制设备向外发出干扰；而错误的接地，反而会引入严重的干扰信号，使PLC系统将无法正常工作。PLC控制系统的地线包括系统地、屏蔽地、交流地和保护地等。接地系统混乱对PLC系统的干扰主要是各个接地点电位分布不均，不同接地点间存在地电位差，引起地环路电流，影响系统正常工作。例如电缆屏蔽层必须一点接地，如果电缆屏蔽层两端A、B都接地，就存在地电位差，有电流流过屏蔽层，当发生异常状态如雷击时，地线电流将更大。此外，屏蔽层、接地线和大

地有可能构成闭合环路，在变化磁场的作用下，屏蔽层内会出现感应电流，通过屏蔽层与芯线之间的耦合，干扰信号回路。若系统地与其它接地处理混乱，所产生的地环流就可能在导线上产生不等电位分布，影响PLC内逻辑电路和模拟电路的正常工作。PLC工作的逻辑电压干扰容限较低，逻辑地电位的分布干扰容易影响PLC的逻辑运算和数据存贮，造成数据混乱、程序跑飞或死机。模拟地电位的分布将导致测量精度下降，引起对信号测控的严重失真和误动作。

2.2.3 来自PLC系统内部的干扰

主要由系统内部元器件及电路间的相互电磁辐射产生，如逻辑电路相互辐射及其对模拟电路的影响，模拟地与逻辑地的相互影响及元器件间的相互不匹配使用等。这都属于PLC制造厂对系统内部进行电磁兼容设计的内容，比较复杂，作为应用部门是无法改变，可不必过多考虑，但要选择具有较多应用实绩或经过考验的系统。

3 PLC控制系统工程应用的抗干扰设计

为了保证系统在工业电磁环境中免受或减少内外电磁干扰，必须从设计阶段开始便采取三个方面抑制措施：抑制干扰源；切断或衰减电磁干扰的传播途径；提高装置和系统的抗干扰能力。这三点就是抑制电磁干扰的基本原则。PLC控制系统的抗干扰是一个系统工程，要求制造单位设计生产出具有较强抗干扰能力的产品，且有赖于使用部门在工程设计、安装施工和运行维护中予以全面考虑，并结合具体情况综合设计，才能保证系统的电磁兼容性和运行可靠性。进行具体工程的抗干扰设计时，应主要以下两个方面。

3.1 设备选型

在选择设备时，首先要选择有较高抗干扰能力的产品，其包括了电磁兼容性(EMC)，尤其是抗外部干扰能力，如采用浮地技术、隔离性能好的PLC系统；其次还应了解生产厂给出的抗干扰指标，如共模抑制比、差模抑制比，耐压能力、允许在多大电场强度和多高频率的磁场强度环境中工作；另外是靠考查其在类似工作中的应用实绩。在选择国外进口产品要注意：我国是采用220V高内阻电网制式，而欧美地区是110V低内阻电网。由于我国电网内阻大，零点电位漂移大，地电位变化大，工业企业现场的电磁干扰至少要比欧美地区高4倍以上，对系统抗干扰性能要求更高，在国外能正常工作的PLC产品在国内工业就不一定能可靠运行，这就要在采用国外产品时，按我国的标准(GB/T13926)合理选择。

3.2 综合抗干扰设计

主要考虑来自系统外部的几种抑制措施。主要内容包括：对PLC系统及外引线进行屏蔽以防空间辐射电磁干扰；对外引线进行隔离、滤波，特别是原理动力电缆，分层布置，以防通过外引线引入传导电磁干扰；正确设计接地点和接地装置，完善接地系统。另外还必须利用软件手段，进一步提高系统的安全可靠性。

4 主要抗干扰措施

4.1 采用性能优良的电源，抑制电网引入的干扰

在PLC控制系统中，电源占有极重要的地位。电网干扰串入PLC控制系统主要通过PLC系统的供电电源(如CPU电源、I/O电源等)、变送器供电电源和与PLC系统具有直接电气连接的仪表供电电源等耦合进入的。现在，对于PLC系统供电的电源，一般都采用隔离性能较好电源，而对于变送器供电的电源和PLC系统有直接电气连接的仪表的供电电源，并没受到足够的重视，虽然采取了一定的隔离措施，但普遍还不够，主要是使用的隔离变压器分布参数大，抑制干扰能力差，经电源耦合而串入共模干扰、差模干扰。所以，对于变送器和共用信号仪表供电应选择分布电容小、抑制带大(如采用多次隔离和屏蔽及漏感技术)的配电器，以减少PLC系统的干扰。此外，位保证电网馈电不中断，可采用在线式不间断供电电源(UPS)供电，提高供电的安全可靠性。并且UPS还具有较强的干扰隔离性能，是一种PLC控制系统的理想电源。

4.2 电缆选择的敷设

为了减少动力电缆辐射电磁干扰，尤其是变频装置馈电电缆。笔者在某工程中，采用了铜带铠装屏蔽电力电缆，从而降低了动力线生产的电磁干扰，该工程投产后取得了满意的效果。不同类型的信号分别由不同电缆传输，信号电缆应按传输信号种类分层敷设，严禁用同一电缆的不同导线同时传送动力电源和信号，避免信号线与动力电缆靠近平行敷设，以减少电磁干扰。

4.3 硬件滤波及软件抗干扰措施

信号在接入计算机前，在信号线与地间并接电容，以减少共模干扰；在信号两极间加装滤波器可减少差模干扰。由于电磁干扰的复杂性，要根本消除干扰影响是不可能的，因此在PLC控制系统的软件设计和组态时，还应在软件方面进行抗干扰处理，进一步提高系统的可靠

性。常用的一些措施：数字滤波和工频整形采样，可有效消除周期性干扰；定时校正参考点电位，并采用动态零点，可有效防止电位漂移；采用信息冗余技术，设计相应的软件标志位；采用间接跳转，设置软件陷阱等提高软件结构可靠性。

4.4 正确选择接地点，完善接地系统

接地的目的通常有两个，其一为了安全，其二是为了抑制干扰。完善的接地系统是PLC控制系统抗电磁干扰的重要措施之一。系统接地方式有：浮地方式、直接接地方式和电容接地三种方式。对PLC控制系统而言，它属高速低电平控制装置，应采用直接接地方式。由于信号电缆分布电容和输入装置滤波等的影响，装置之间的信号交换频率一般都低于1MHz，所以PLC控制系统接地线采用一点接地和串联一点接地方式。集中布置的PLC系统适于并联一点接地方式，各装置的柜体中心接地点以单独的接地线引向接地极。如果装置间距较大，应采用串联一点接地方式。用一根大截面铜母线（或绝缘电缆）连接各装置的柜体中心接地点，然后将接地母线直接连接接地极。接地线采用截面大于22mm²的铜导线，总母线使用截面大于60mm²的铜排。接地极的接地电阻小于2 Ω ，接地极最好埋在距建筑物10~

15m远处，而且PLC系统接地点必须与强电设备接地点相距10m以上。信号源接地时，屏蔽层应在信号侧接地；不接地时，应在PLC侧接地；信号线中间有接头时，屏蔽层应牢固连接并进行绝缘处理，一定要避免多点接地；多个测点信号的屏蔽双绞线与多芯对绞总屏电缆连接时，各屏蔽层应相互连接好，并经绝缘处理。选择适当的接地处单点接点。

5 结束语

PLC控制系统中的干扰是一个十分复杂的问题，因此在抗干扰设计中应综合考虑各方面的因素，合理有效地抑制抗干扰，对有些干扰情况还需做具体分析，采取对症下药的方法，才能够使PLC控制系统正常工作。