## 时钟振荡器-钟振JD 振荡器

| 产品名称 | 时钟振荡器-钟振 JD 振荡器                        |  |
|------|--|--|
| 公司名称 | 舟山金汇电子有限公司                             |  |
| 价格   | 3.00/PCS                               |  |
| 规格参数 | 品牌:JD<br>型号:OSCDIP-FULL、HALF<br>种类:振荡器 |  |
| 公司地址 | 舟山市定海区临城街道城隍头32号                       |  |
| 联系电话 | 0580-8811568 13666596062               |  |

## 产品详情

| 品牌<br>种类 | JD<br>振荡器 | 型号<br>标称频率                   |        | OSC DIP-FULL、HALF<br>22.1184(MHz) |  |
|----------|-----------|------------------------------|--------|-----------------------------------|--|
| 型号       |           | osc dip-full、 half           |        |                                   |  |
| 频率范围     |           | 1mhz-150mhz                  |        |                                   |  |
| 频率偏差     |           | ± 25ppm- ± 100ppm            |        |                                   |  |
| 工作温度     |           | -10 ~ 70 ° c/-40 ~ 85 ° c    |        |                                   |  |
| 输出负载     |           | 1 ~ 10ttl or cmos 15 ~ 50pf  |        |                                   |  |
| 起始时间     |           | 10ms max 5ms typical         |        |                                   |  |
| 输入电流     |           | 10ma max(1 ~ 4mhz)           |        |                                   |  |
|          |           | 30ma max(4 ~ 32mhz)          |        |                                   |  |
|          |           | 45ma max(32 ~ 100mhz)        |        |                                   |  |
| 输入电压     |           | $5.0v \pm 0.5v/3.3v \pm 0.3$ |        |                                   |  |
| 起始时间     |           | 10ms max,5ms typical         |        |                                   |  |
| 占空比      |           | 40%-60% normal,45%-55% tight |        |                                   |  |
| 上升/下降时间  |           | 5ns max,10ns max             |        |                                   |  |
| 输出"0"电平  |           | ttl                          | cmos   |                                   |  |
|          |           | 0.4v max                     | 10%vdc | d max                             |  |
| 输出"1"电平  |           | ttl                          | cmos   |                                   |  |
|          |           | 2.4v min                     | 90%vdd | d min                             |  |
|          |           |                              | '      |                                   |  |

pin1:0.7vdd min (high)or open,pin8(5):enablepin1:0.3vdd max(low),pin8(5):disable