

# 信号完整性测试-信号完整性分析-第三方检测

产品名称	信号完整性测试-信号完整性分析-第三方检测
公司名称	深圳市讯道技术有限公司
价格	.00/件
规格参数	
公司地址	深圳市宝安区航城街道九围社区洲石路723号强荣东工业区E2栋华美电子厂2层
联系电话	0755-23312011 13378656621

## 产品详情

### 信号完整性

总线/接口测试: PCIE/SATA/DDR/HDMI/VGA/DP/eDP/MIPI/LVDS/eMMC/SDIO/LPC/SPI/12C&SMBUS/HD-Link/12S/DMIC/USB2.0/3.0/LAN/ COM/PD/TBT

其他信号测试: System Clock/Power Sequence/Power Ripple&Noise/RESET/ PWRGD&Enable

IO Margin测试 : DDR/ PCIE /USB RX/ SATA RX/CNV/lo

信号完整性仿真: DDR/ eMMC /DP/eDP/PCIE/USB/HDMI/SATA/Clock/LAN /12C&SMBUS/SPI

LVDS即低电压差分信号，是一种低功耗、低误码率、低串扰和低辐射的差分信号技术，这种传输技术可以达到155Mbps以上，英文全称Low Voltage Differential Signaling;LVDS接口又称RS-644总线接口，是20世纪90年代才提出的一种数据传输和接口技术。

LVDS技术的核心是采用极低的电压摆幅高速差动传输数据，可以实现点对点或一点对多点的连接，其传输介质可以是铜质的PCB连线，也可以是平衡电缆。

LVDS由于其低功耗，带宽可扩展等特点，被广泛的采用在移动电子设备上，屏幕和摄像头支持的分辨率越来越高，信号速率越来越快，电路板越来越小，信号探测难度越来越大。

LVDS TX/RX信号完整性测试解决方案，内容概况为：

LVDS技术及LVDS技术的特点

LVDS信号完整性测试标准和挑战

LVDS TX信号完整性测试解决方案

LVDS RX信号完整性测试解决方案

LVDS信号完整性测试案例

1LVDS技术及LVDS技术的特点

LVDS接口是美国国家半导体公司 ( NS)为克服以TTL电平方式传输宽带高码率数据时功耗大，电磁干扰大等缺点而研制的一种数字视频信号传输方式。由于其采用低压和低电流驱动方式，因此，实现了低噪声和低功耗。具体归纳为：

LVDS接口高速传输能力

LVDS接口低噪声

LVDS接口低功耗

LVDS接口抗干扰能力强

LVDS接口可扩展

LVDS接口应用广泛