

清仓处理安捷伦81131A脉冲信号发生器

产品名称	清仓处理安捷伦81131A脉冲信号发生器
公司名称	苏州新利通仪器仪表有限公司
价格	2100.00/台
规格参数	
公司地址	苏州市吴中区天灵路23号C座405室
联系电话	86-051266050985 13862598742

产品详情

81131a 二手脉冲/码型发生器400mhz

品牌: 安捷伦 | agilent | 惠普 | hp

与外部时钟同步(固定和可变延迟)

2ns可变跃变时间,在50 上达10vpp(开路为20vpp)

达500ps(ecl)的快速跃变

2ps定时分辨率

0.01%的频率准确度

任何定时参数变化时无毛刺和陷落

脉冲、脉冲列、模式(数据)工作方式,数据序列

可增加模拟或数字通道

1或2个通道

4种型号的软件100%兼容

agilent 81100脉冲/数据发生器家族使用同样的工作方式(前面板和程序),并与广为使用的8110a兼容,以保护您当前和未来的投资。81110a作为81104a和81101a的超集使随未来需要的增长非常容易。

用于测试数字设计和部件的信号

81100家族可产生测试当前逻辑技术（cmos,ttl,lvds,ecl等）所需的所有标准脉冲，多电平波形，数字模式和数据，并可达660mhz。除81130a外，所有型号都可通过无毛刺和陷落的定时参数改变而连续工作。

平稳地集成到自动测试系统

各种附件，以及81101a和81104a 100%向上的兼容使81110a只需通过仪器的物理改变就可随未来的需求而成长。

技术指标

主机	81101a	81104a	81110a	81110a	81130a	81130a
输出通道	包括	81105a	81111a	81112a	81131a	81132a
定时1						
频率范围	1mhz-50mhz	1mhz-80mhz	1mhz-165mhz	1mhz-330mhz	1hz-400mhz	1hz-660mhz
50源2	50mhz典型值	50mhz典型值	60mhz典型值	n/a	n/a	n/a
最大数频率	-	160mbit/s	330mbit/s	660mbit/s	800mbit/s7	1.32mbit/s7
定时分辨率	3.5字最好情况为5ps	3.5字最好情况为5ps	3.5字最好情况为5ps	3.5字最好情况为5ps	4字最好情况为2ps	4字最好情况为2ps
带pll的精度(不带时)	0.01%(5%)	0.01%(5%)3	0.01%(0.5%在自校准后的典型值;不自校准为3%)	0.01%(0.5%在自校准后的典型值;不自校准为3%)	(±100ppm)	(±100ppm)
带pll的抖动rms(不	0.001%+15ps (0.01%+15ps)3	0.001%+15ps (0.01%+15ps)3	0.001%+15ps (0.01%+15ps)3	0.001%+15ps (0.01%+15ps)3	0.001%+10ps	0.001%+10ps

带时)						
宽度范围	10ns至 (周期-10ns)	6.25ns至 (周期-6.25ns)	3.03ns至 (周期-3.03ns)	1.515ns至 (周期-1.515ns)	1.25ns至 (周期-1.25ns)	750ps至 (周期-750ps)
精度	$\pm 5\% \pm 500ps$	$\pm 5\% \pm 250ps$	在自校准后为 $\pm 0.5\% \pm 250ps$ 未自校准为 $\pm 3\% \pm 250ps$	在自校准后为 $\pm 0.5\% \pm 250ps$ 未自校准为 $\pm 3\% \pm 250ps$	>170kHz: $\pm 0.01\% \pm 200ps$ $\pm 0.01\% \pm 200ps$ <170kHz: $\pm 0.06\% \pm 0.06\%$	>170kHz: $\pm 0.01\% \pm 200ps$ <170kHz: $\pm 0.06\%$
时滞	n/a	n/a	n/a	n/a	$\pm 25ns$	$\pm 25ns$
延迟 (外输入至输出) (外输入至触发输出)	28.5ns 固定值 12ns固定值	27ns固定值 12ns固定值	26ns固定值 12ns固定值	22ns固定值 12ns固定值	47ns固定值 ± 1 周期 15ns ± 1 周期	47ns固定值 ± 1 周期 15ns ± 1 周期
附加变量延迟范围精度4	0ns至 (周期-20ns) $\pm 5\% \pm 1ns$	0ns至 (周期-12.5ns) $\pm 5\% \pm 0.5ns$	0ns至 (周期-3.03ns) 在自校准后为 $\pm 0.5\% \pm 0.5ns$ 未自校准为 $\pm 3\% \pm 0.5ns$	0ns至 (周期-3.03ns) 在自校准后为 $\pm 0.5\% \pm 0.5ns$ 未自校准为 $\pm 3\% \pm 0.5ns$	0ns至3.0us <170kHz: $\pm 0.01\% \pm 100ps$ $\pm 0.01\% \pm 100ps$ >170kHz: $\pm 0.035\%$ 周期 35%周期	0ns至3.00us <170kHz: $\pm 0.01\% \pm 100ps$ >170kHz: $\pm 0.035\%$ 周期
双脉冲延迟范围	(宽度+10ns)至 (周期-宽度-10ns)	(宽度+6.25ns)至 (周期-宽度-6.25ns)	(宽度+3.03ns)至 (周期-宽度-3.03ns)	(宽度+1.5ns)至 (周期-宽度-1.5ns)	n/a	n/a
跃变时间范围(10/90)在1k源阻	5ns至200ms 可变 6ns典型值	3ns至200ms 可变 5ns典型值	2ns至200ms 可变 5ns典型值	0.8ns或1.6ns 可选 n/a	0.8ns至1.6ns 可选 n/a	2.2v为500ps典型值; ecl为250ps典型值 n/a

抗						
电平/脉冲性能5						
幅度 500 0 1k 50 上	100mvp p-10.0vpp 200m vp p-20.0vpp	100mvpp -10.0vpp 20 0m vpp-2 0.0vpp	100mvpp -10.0vpp 20 0m vpp-2 0.0vpp	100mvpp -3.8vpp n/a	100mvp p-3.8vpp n/a	100mvpp-2.4vpp n/a
电平 窗 1k 在50 上	-10.0v~+ 10.0v -20.0v~+ 20.0v	-10.0v~+ 10.0v -20.0v~+ 20.0v	-10.0v~+ 10.0v -20.0v~+ 20.0v	-2.0v~+ 3.8v n/a	-2.0v~+ 3.8v n/a	-2.0v~+ 3.0v n/a
精度 50 0 1k 在50 上	± (3%+ 75mv) ± (5%+ 150mv)6	± (3%+7 5mv) ± (5% +150mv)6	± (1%+5 0mv) ± (5%+ 100mv)6	± (2%+5 0mv) n/a	± (2%+ 50mv) n/a	± (5%+50mv) n/a
输出 连接 器	bnc单端	bnc单端	bnc单端	bnc差分	sma(f)3.5m m 差分	sma(f)3.5mm 差分
源阻 抗 精度	可选 50 或1k ± 1%,典型值	可选 50 或1k ± 1%,典型 值	可选 50 或1k ± 1%,典型 值	50 ± 1%, 典型值	50 ± 1%, 典型值	50 ± 1%,典型值
最大 外电 压	± 24v	± 24v	± 24v	-2.2v至+5.5 v	-2.2v至+5. 5v	-2.2v至+4v
短路 电流	± 400ma 最大 (通 道增加时 加倍)	± 400ma最 大 (通道增 加时加倍)	± 400ma最 大 (通道增 加时加倍)	-84ma 至+152ma	-84ma 至+152ma	-80ma 至+120ma
动态 串扰	<0.1%典 型值 10mv	<0.1%典型 值 10mv	<0.1%典型 值 10mv	<0.1%典型 值 4mv	<0.1%典型 值 4mv	<0.1%典型值 2mv rms典型值 ± 5%幅度 ± 50mv

基线噪声过冲/脉冲/振铃	rms典型值 ± 5%幅度 ± 20mv	rms典型值 ± 5%幅度 ± 20mv	rms典型值 ± 5%幅度 ± 20mv	rms典型值 ± 5%幅度 ± 50mv	rms典型值 ± 5%幅度 ± 50mv	
模式/数据能力	n/a	16kbit/通道和选通输出	16kbit/通道和选通输出	16kbit/通道和选通输出	64kbit/通道	64kbit/通道
序列	n/a	n/a	n/a	n/a	达4段,1个循环(循环数从1至220次),1个跳变	达4段,1个循环(循环数从1至220次),1个跳变
格式	n/a	rz,nrz,dnrz	rz,nrz,dnrz	rz,nrz,dnrz	r1,rz,nrz,dnrz	r1,rz,nrz,dnrz
脉冲列	单或双脉冲 脉冲数 2-65536	单或双脉冲 脉冲数 2-65536	单或双脉冲 脉冲数 2-65536	单或双脉冲 脉冲数 2-65536	单脉冲 脉冲数 2-65536	单脉冲 脉冲数 2-65536
触发方式	连续 触发 (外,内,手动) 门控 (外,内,手动) 外宽度	连续 触发 (外,内,手动) 门控 (外,内,手动) 外宽度	连续 触发 (外,内,手动) 门控 (外,内,手动) 外宽度	连续 触发 (外,内,手动) 门控 (外,内,手动) 外宽度	连续 门控 (外,内,手动) 起动 (外,手动)	连续 门控 (外,内,手动) 起动 (外,手动)
输入	pll基准输入, 时钟输入, 外输入	pll基准输入, 时钟输入, 外输入	pll基准输入, 时钟输入, 外输入	pll基准输入, 时钟输入, 外输入	pll基准输入, 时钟输入, 外输入	pll基准输入, 时钟输入, 外输入
负载补偿	可送入实际负载值以显示实际输出	可送入实际负载值以显示实际输出	可送入实际负载值以显示实际输出	n/a	n/a	n/a
其它输出	触发输出 选通输出	触发输出, 选通输出 (16kbit用户可定义模式)	触发输出, 选通输出 (16kbit用户可定义模式)	触发输出, 选通输出 (16kbit用户可定义模式)	触发输出	触发输出

		式)				
极限	可编程的高和低电平,以保护被测设备	可编程的高和低电平,以保护被测设备	可编程的高和低电平,以保护被测设备	可编程的高和低电平,以保护被测设备	可编程的高和低电平,以保护被测设备	可编程的高和低电平,以保护被测设备
通道增添	n/a	模拟	模拟	n/a	exor	exor

1 以连续工作和50 源阻抗在最快跃变的50%幅度处测量 2 对81005a和8111a , 源阻抗可选为50 或1k
3 若使用可起振振荡器(pll未激活) 4 恒定幅度
5 电平指标在5ns(81112a,81131a)或30ns(81111a,81132a)典型稳定时间后有效 6 在 ± 19v窗内施加脉冲
7 仅适用于内部通道添加

模拟通道增添	81104a,带两个输出模块 (81105a)	81110a,带两个输出模块 (81111a)
幅度 50 以上 1k 50 以上	100mvpp至20.0vpp 200mvpp至20.0vpp	100mvpp至20.0vpp 200mvpp至20.0vpp
源阻抗	可选50 或1k	可选50 或1k
电平窗50 以上 1k 通道	-20.0v至20.0v -20.0v至20.0v	-20.0v至20.0v -20.0v至20.0v
最大频率50 通道 1k 通道	60mhz典型值 15mhz典型值	60mhz典型值 15mhz典型值

最小 跃变50 通道 道 1k 通道 道	2.5ns典型值(单通道), 5ns典型值(双通道) 20ns典型值,在两个通道上	2ns典型值(单通道), 5ns典型值(双通道) 20ns典型值,在两个通道上
-------------------------------------	---	---