

CPU1518-4PN/DPMFP/全国代理

产品名称	CPU1518-4PN/DPMFP/全国代理
公司名称	浔之漫智控技术（上海）有限公司-西门子PLC
价格	.00/件
规格参数	品牌:西门子 西门子:PIC 西门子:长质保
公司地址	上海市松江区石湖荡镇塔汇路755弄29号1幢一层A区213室
联系电话	18717946324 18717946324

产品详情

CPU1518-4PN/DPMFP/全国代理

公司主营西门子各系列PLC（S7-200 SMART S7-300 S7-400）触摸屏 变频器（MM系列 G120 G120C G110）伺服（V80 V60）数控备件（PCU50 NCU CCU 轴卡）等 价格优势
产品为西门子原装正版产品 我公司售出的产品 按西门子标准质保 产品本身有质量问题 质保一年
公司秉承：以信待人 以诚待人 质量如生命 客户至上的经营理念 竭诚为您服务
您的肯定是我们大的动力 我们将期待与您长期持久的合作

脉冲编码器的型号，每转一圈标志的个数和大的速度是通过参数设定的。

评估电子线路能够处理编码器信号（对称的：带附加的反相轨迹或者非对称的：相对于地电平）高达 27 V 的一个差分电压。编码器的额定电压范围 (5 V 或 15 V) 是在一个参数里设定的。通过 1 个 15 V 的额定电压，SIMOREG

变频器可以为脉冲编码器提供电压。5 V 编码器需要一个外部电源。

脉冲编码器是在三个轨迹的基础上加以评估的：轨迹 1，轨迹 2 和零标记。

也可以安装没有零标记的脉冲编码器。零标记允许采集一个实际的位置。编码器信号的大频率一定不能超过 300 kHz。建议使用每转一圈至少 1024 个脉冲的脉冲编码器（以确保在低速时平滑地运行）

概述

故障安全 SIMATIC S7-1200 控制器基于 S7-1200 标准 CPU 并提供了其它安全相关功能。

它们可用于符合 IEC 61508 的 SIL 3 以及 ISO 13849-1 的 PL e 的安全任务。

安全相关程序是在 TIA 博途中创建的。STEP7 Safety 组态工具为用 LAD 和 FBD 语言编写的安全相关程序提供了命令、操作和块。为此，我们提供了一个经 TV 认同的预组态块库以提供安全功能。

具有集成安全功能的标准控制器：

针对标准功能和他功能提供了标准化且方便的诊断功能

同一的符号、数据一致性等

模块化系统包含可扩展的 CPU 以及可扩展的 I/O 数量结构：

可一次完成标准和故障安全自动化工程组态

在集中式系统中将标准 I/O 模块与故障安全 I/O 模块结合使用

集成的标准 PROFINET 功能用于 PROFINET 控制器和 PROFINET iDevice 服务

通过 PROFINET 或 PROFIBUS 等现场总线连接分布式标准 I/O

F 库经过德国技术监督协会 (TV) 认证，可用于所有常见安全功能

使用 FBD 和 LAD 对安全逻辑自由编程

符合标准的 F 程序打印输出

S7-1200 到 S7-300/400/1500 以及 WinAC RTX F
的标准功能和安全功能可通过一次集成组态完成

输入输出电路引入的 为了实现输入输出电路上的隔离，近年来在控制系统中光电耦合得到广泛应用，已成为防止的有效措施之一。光电耦合器具有以下特点:首先，由于是密封在一个管壳内，不会受到外界光的;其次，由于靠光传送，切断了各部件电路之间地线的;第三，发光二极管动态电阻非常小，而源的内阻一般很大，能够传送到光电耦合器输入输出的就很小;第四，光电耦合器的传输比和晶体管的放大倍数相比，一般很小，远不如晶体管对那么灵敏，而光电耦合器的发光二极管只有在通过一定的电流时才能发光。因此，即使是在电压幅值较高的情况下，由于没有足够的能量，仍不能使发光二极管发光，从而可以有效地掉。由于光电耦合器的线性区一般只能在某一特定的范围内，因此，应保证被传的变化范围始终在线性区内。为了保证线性耦合，既要严格挑选光电耦合器，又要采取相应的非线性校正措施，否则将产生较大的误差。

(1) 光电耦合输入电路如图2所示。其中图2(a)、图2(b)用的较多，高电平时接成形式，低电平输入时接成形式。图2(c)为差动型接法，它具有两个约束条件，对于防止有明显的优越性，适用于外部严重的环境，当外部设备电流较大时，其传输距离可达100~200m，图2(d)考虑到COMS电路的输出驱动电流较小，不能直接带动发光二极管，所以加接一级晶体管作为功率放大，需要注意的是图中发光二极管和光敏三极管应分别由两个电源供电，电阻值视电压高低选取。

图3 光电耦合输出电路

以上两点是对开关量输入输出的处理方法，而对模拟输入输出，为了消除工业现场瞬时对它的影响，除加A/D、D/A转换电路和光电耦合外，可根据需要采取的数字滤波如中值法、一阶递推数字滤波法等算法。

3 结束语

PLC控制系统的抗性设计是一个复杂的系统工程，涉及到具体的输入输出设备和工业现场的环境，在设计抗系统时要求要综合考虑各方面的因素

CPU1518-4PN/DPMFP/全国代理