

# lvds测试,低层协议测试,发送端功率值测试,LVDS测试,高速电路测试

产品名称	lvds测试,低层协议测试,发送端功率值测试,LVDS测试,高速电路测试
公司名称	上海博达数据通信有限公司
价格	.00/个
规格参数	
公司地址	浦东新区居里路123号博达数据通信公司
联系电话	021-508006661201 13813288915

## 产品详情

lvds测试,低层协议测试,发送端功率值测试,LVDS测试,高速电路测试 六：LVDS数据输出格式 LVDS发送芯片在一个时钟脉冲周期内，每个数据通道都输出7bit的串行数据信号，而不是常见的8bit数据，如图5所示在LCD液晶屏中，需要输出到显示屏的信号是并行的图像信号和控制信号，而LVDS信号是串行传输的，所以在发送端需要将并行数据转换为串行数据。以8bit RGB显示屏接口为例，每个显示周期需要传输8bit的R信号，8bit的G信号，8bit的B信号，及VS，HS，DE信号，总共为27 BIT。而每对LVDS信号线在一个TX周期里只能传输7BIT数据，所以需要4对数据线，外加一对时钟线。LVDS并串转换如下图所示：上图中的每一组对线称为一个Pair，4组数据线加一对时钟线称为一个Channel，LVDS发送器总是将一个像素数据映射到（remapping）一个Channel的一个发送周期（TX CLK）中。 -----