

LED显示屏系统可靠性设计的内容

产品名称	LED显示屏系统可靠性设计的内容
公司名称	深圳市讯科标准技术服务有限公司-精英部
价格	.00/件
规格参数	
公司地址	深圳市宝安区航城街道九围社区洲石路723号强荣东工业区E2栋二楼
联系电话	13352906691 13352906691

产品详情

一、LED显示屏系统电磁兼容性设计

- 1、电源电路采用标准电脑电源及屏蔽措施，电源噪声滤波器—开关电源—直流稳压电源标准程式。
- 2、电源、电路的良好电磁屏蔽。
- 3、模拟信号地、数字信号地、结构安全地和电源地分开走线，有效防止串扰。
- 4、印制板设计规范，包括元器件排列、走线、滤波等方面的严格规定，用示波器测量每块印制板地线上的噪声干扰，峰值不超过+50mv。
- 5、板内、板间、机箱间的接口电路具有抗干扰设计。
- 6、系统现场布线、信号线与交流电源线（动力线）严格分开。
- 7、良好的地线系统，严格接地。
- 8、为了提高系统可靠性，电源采取了降额使用的措施，预留充分余量。
- 9、对外接口采用平衡电流驱动。

二、LED显示屏系统容错设计

- 1、通讯协议有各种容错：通讯数据不停的刷新，任何偶然错误都可以迅速纠正。
- 2、软件采用各种容错措施。

- 3、数据保存采用各种容错措施。
- 4、程序误操作，实时提示。
- 5、利用合理性判断，剔除不合法数据。
- 6、显示屏刷新频率240HZ以上，确保显示画面稳定、无闪烁。

三、LED显示屏系统容差设计

- 1、元器件都留有20%以上的余量，增加了元器件的使用寿命。
- 2、接口电路允许元器件输入电压 $\pm 5\%$ 波动，电路仍能可靠工作。
- 3、器件动态特性具有较大冗余，确保系统在元器件特性变化时仍能可靠运行