

# DDR上电时序测试,时钟和数据线控制线过冲,数据信号测试,外包SI测试服务

产品名称	DDR上电时序测试,时钟和数据线控制线过冲,数据信号测试,外包SI测试服务
公司名称	上海博达数据通信有限公司
价格	.00/个
规格参数	
公司地址	浦东新区居里路123号博达数据通信公司
联系电话	021-508006661201 13813288915

## 产品详情

DDR上电时序测试,时钟和数据线控制线过冲,数据信号测试,外包SI测试服务 2、硬件层 2.1、硬件特性  
下图是DDR基本的原理框图，此篇文章将围绕DDR的框图讲解。型号是MT41J256M8。

### 2.1.1、DDR引脚描述 引脚分类

DDR的引脚基本分为地址信号、数据信号、控制信号、时钟信号、电源和地。DDR3的引脚描述  
DDR4的其他说明 新增引脚，上图黄色+红色部分 删除引脚，BANK2，VREFDQ（由内部产生）。

-----