

DDR2复位测试,内存信号测试,DQS测试,高速电路测试

产品名称	DDR2复位测试,内存信号测试,DQS测试,高速电路测试
公司名称	上海博达数据通信有限公司
价格	.00/个
规格参数	
公司地址	浦东新区居里路123号博达数据通信公司
联系电话	021-508006661201 13813288915

产品详情

DDR2复位测试,内存信号测试,DQS测试,高速电路测试 DDR3与DDR2的比较

DDR3与DDR2几个主要的不同之处：1.突发长度（Burst Length，BL）

由于DDR3的预取为8bit，所以突发传输周期（Burst Length，BL）也固定为8，而对于DDR2和早期的DDR架构系统，BL=4也是常用的，DDR3为此增加了一个4bit Burst Chop（突发突变）模式，即由一个BL=4的读取操作加上一个BL=4的写入操作来合成一个BL=8的数据突发传输，届时可通过A12地址线来控制这一突发模式。而且需要指出的是，任何突发中断操作都将在DDR3内存中予以禁止，且不予支持，取而代之的是更灵活的突发传输控制（如4bit顺序突发）。2.寻址时序（Timing）就像DDR2从DDR转变而来后延迟周期数增加一样，DDR3的CL周期也将比DDR2有所提高。DDR2的CL范围一般在2~5之间，而DDR3则在5~11之间，且附加延迟（AL）的设计也有所变化。DDR2时AL的范围是0~4，而DDR3时AL有三种选项，分别是0、CL-1和CL-2。另外，DDR3还新增加了一个时序参数——写入延迟（CWD），这一参数将根据具体的工作频率而定。其中DDR2的频率对照表如图1所示。

另外内存同步时外频频率跟内存型号的关系图（见图2）：-----