

SI信号完整性测试入门,接口一致性测试测试,时序测试,串扰测试,

产品名称	SI信号完整性测试入门,接口一致性测试测试,时序测试,串扰测试,
公司名称	上海博达数据通信有限公司
价格	.00/个
规格参数	
公司地址	浦东新区居里路123号博达数据通信公司
联系电话	021-508006661201 13813288915

产品详情

SI信号完整性测试入门,接口一致性测试测试,时序测试,串扰测试, 拓扑结构 随着电子技术的发展,越来越多的总线都采用点对点的设计,但是有的总线也依然保留着多拓扑结构设计,比如DDR总线,其时钟、地址、控制、命令信号线。如下图所示为DDR5时钟信号的Flyby拓扑结构: Flyby拓扑结构设计就可能会造成阻抗的不连续,如果要解决这类结构造成的信号完整性问题,就需要做好传输线的阻抗补偿、端接(或者调节ODT)等。 -----