



以当该电路起动后，时间继电器KT延时时间到时，KT是否能继续保持通电状态，需要同时考虑“并行”的两个动作过程：KT的常闭延时触点断开，KA1失电，KA1常开触点断开；KT的常开延时触点闭合，KA2得电，KA2常开触点闭合。这两个过程作用的结果，来决定KT的状态。同时，触点动作时间的存在，使得电路出现时序竞争。因此该电路不能可靠工作。如果加入虚框中的回路，并如图1把KA2的常开触点换成KA3的常开触点（见图1中括号）。结果是KT动作后，KT自身失电，就不会继续保持通电状态。

同样是这个电路，我们用PC来实现，梯形图如图2所示