

## 分享！电磁兼容emc摸底测试中出现不合格问题的对策分析

产品名称	分享！电磁兼容emc摸底测试中出现不合格问题的对策分析
公司名称	深圳市实测通技术服务有限公司
价格	.00/件
规格参数	测试周期:5-7天 寄样地址:深圳宝安 价格费用:电话详谈
公司地址	深圳市罗湖区翠竹街道翠宁社区太宁路145号二单元705
联系电话	17324413130 17324413130

### 产品详情

首先，要根据实际情况对产品进行诊断，分析其干扰源所在及其相互干扰的途径和方式。再根据分析结果，有针对性的进行整改。

一般来说主要的整改方法有如下几种：

1、减弱干扰源 在找到干扰源的基础上，可对干扰源进行允许范围内的减弱，减弱源的方法一般有如下方法：

(1)：在IC的VCC和GND之间加去耦电容，该电容的容量在 $0.01\ \mu\text{F}$ - $0.1\ \mu\text{F}$ 之间，安装时注意电容器的引线，使它越短越好。

(2)：在保证灵敏度和信噪比的情况下加衰减器。如VCD、DVD视盘机中的晶振，它对电磁兼容性影响较为严重，减少其幅度就是可行的方法之一，但其不是唯一的解决方法。

(3) : 还有一个间接的方法就是使信号线远离干扰源。

2、 电线电缆的分类整理 在电子设备中，线间耦合是一种重要的途径，也是造成干扰的重要原因，因为频率的因素，可大体分为高频耦合与低频耦合。因耦合方式不同，其整改方法也是不同的，下边分别讨论：

(1)低频耦合 低频耦合是指导线长度等于或小于 $1/16$ 波长的情况，低频耦合又可分为电场和磁场耦合，电场耦合的物理模型是电容耦合，因此整改的主要目的是减小分布耦合电容或减小耦合量，可采用如下的方法：

a：增大电路间距是减小分布电容的\*有效的方法。

b：

追加高导电性屏蔽罩，并使屏蔽罩单点接地能有效的抑制低频电场干扰。

c：追加滤波器可减小两电路间的耦合量。

d：降低输入阻抗，例如CMOS电路的输入阻抗很高，对电场干扰极其敏感，可在允许范围内在输入端并接一个电容或阻值较低的电阻。磁场耦合的物理模型是电感耦合，其耦合主要是通过线间的分布互感来耦合的，因此整改的主要方法是破坏或减小其耦合量，大体可采用如下的方法：

a：

追加滤波器，在追加滤波器时要注意滤波器的输入输出阻抗及其频率响应。

b：减小敏感回路与源回路的环路面积，即尽量使信号线或载流线与其回线靠近或扭绞在一体。

c：增大两电路间距，以便减小线间互感来减低耦合量。

d：若有可能，尽量使敏感回路与源回路平面正交或接近正交来降低两电路的耦合量。

e：用高导磁材料来包扎敏感线，可有效的解决磁场干扰问题，值得注意的是要构成闭和磁路，努力减小磁路的磁阻将会更加有效。

(2)高频耦合 高频耦合是指长于 $1/4$ 波长的走线由于电路中出现电压和电流的驻波，会使耦合量增强，可采用如下的方法加以解决：

a 尽量缩短接地线，与外壳接地尽量采用面接触的方式。 b 重新整理滤波器的输入输出线，防止输入输出线间耦合，确保滤波器的滤波效果不变差。 c 屏蔽电缆屏蔽层采用多点接地。 d

将连接器的悬空插针接到地电位，防止其天线效应。

3、改善地线系统 理想的地线是一个零阻抗，零电位的物理实体，它不仅是信号的参考点，而且电流流过时不会产生电压降。在具体的电气电子设备中，这种理想地线是不存在的，当电流流过地线时必然会产生电压降。据此可根据地线中干扰形成机理可归结为以下两点：

第一，减小低阻抗和电源馈线阻抗。

第二，正确选择接地方式和阻隔地环路，按接地方式来分有悬浮地、单点接地、多点接地、混合接地。如果敏感线的干扰主要来自外部空间或系统外壳，此时可采用悬浮地的方式加以解决，但是悬浮地设备容易产生静电积累，当电荷达到一定程度后，会产生静电放电，所以悬浮地不宜用于一般的电子设备。单点接地适用于低频电路，为防止工频电流及其他杂散电流在信号地线上各点之间产生地电位差，信号地线与电源及安全地线隔离，在电源线接大地处单点连接。单点接地主要适用于频率低于3MHz的情况。多点接地是高频信号唯一实用的接地方式，在射频时会呈现传输线特性，为使多点接地的有效性，当接地导体长度超过\*高频率1/8波长时，多点接地需要一个等电位接地平面。多点接地适用于300KHz以上。混合接地适用于既然有高频又有低频的电子线路中。

4、屏蔽 屏蔽是提高电子系统和电子设备电磁兼容性能的重要措施之一，它能有效的抑制通过空间传播的各种电磁干扰。屏蔽按机理可分为磁场屏蔽与电场屏蔽及电磁屏蔽。电场屏蔽应注意以下几点：

a：选择高导电性能的材料，并且要有良好的接地。

b：正确选择接地点及合理的形状，\*\*是屏蔽体直接接地。磁场屏蔽通常只是指对直流或甚低频磁场的屏蔽，其屏蔽效能远不如电场屏蔽和电磁屏蔽，磁屏蔽往往是工程的重点，磁屏蔽时：

a：要选用铁磁性材料。

b：磁屏蔽体要远离有磁性的元件，防止磁短路。

c：可采用双层屏蔽甚至三层屏蔽。

d：屏蔽体上边的开孔要注意开孔的方向，尽可能使缝的长边平行于磁通流向，使磁路长度增加\*少。一般来说，磁屏蔽不需要接地，但为防止电场感应，还是接地为好。电磁场在通过金属或对电磁场有衰减作用的阻挡体时，会受到一定程度的衰减，即产生对电磁场的屏蔽作用。在实际的整改过程中视具体需要而定选择何种屏蔽及屏蔽体的形状、大小、接地方式等。

5、改变电路板的布线结构 有些频率点是通过电路板上走线分布参数所决定的，通过前述方法不大有用，此类整改通过在走线中增加小的电感、电容、磁珠来改变电路参数结构，使其移到限值要求较高的频率点上。对于这类干扰，要想从根本上解决其影响，就要重新布线。

小结建议：总之前面几种方法对提高电磁兼容性都有好处，但应用\*为广泛的是改变地线结构及电线电缆的分类整理的方法，这些方法不仅节约成本，而且是\*有效的整改方法。屏蔽虽然会增加成本，但是比起解决当务之急的问题，还有其所起到的屏蔽效能有时是其它方法无法媲美的。所以，在实际的整改中可以改变地线结构、电线电缆的分类整理、屏蔽的方法为主，以其它方法为辅。