

## 书2 基于Xilinx V5的四路光纤PCIE采集卡 82

产品名称	书2 基于Xilinx V5的四路光纤PCIE采集卡 82
公司名称	北京太速科技有限公司
价格	88888.00/普通
规格参数	
公司地址	北京市朝阳区北辰东路8号汇园公寓K座1003室
联系电话	86-1084988569 15010967880

### 产品详情

基于Xilinx Virtex-5LXT FPGA的四路光纤PCIE卡(4路光纤卡) 1、板卡特点：1) 主芯片采用Xilinx Virtex-5LXT FPGA。前面板提供4路光纤接口，速率可达2.5Gbps/3.125Gbps，用户可以选择自定义协议或Aurora协议或工业标准协议。2) 用户自定义IO支持标准LVDS接口或单端接口。3) 支持PCIE × 8 Gen1，传输速度可达2.0GB/s。使用8个DDR2颗粒，总存储容量达到1GB。4个DDR2颗粒组成一个32位512MB兵缓存，另4个DDR2颗粒组成一个32位512MB兵缓存，当不作乒乓使用时，合成1个64位1GB缓存。4) 加固级，符合PCIE v1.1规范。2、硬件功能(板卡性能)：1) 高端FPGA、灵活性以及丰富的I/O。该模块主芯片采用Xilinx Virtex-5LXT FPGA，带PCI Express Endpoint模块、高速串行通讯接口、DDR2内存接口和用户自定义I/O接口。该板的前面板接口采用光纤接口，传输速率可选：1.25Gbps、2.5Gbps、3.125Gbps等，还可以选择传输协议：自定义协议或Aurora协议或工业标准协议，非常方便用户进行各种光纤接口应用。2) Xilinx Virtex-5LXT FPGA

如果需要更多的资源，可以选用XC5VLX85T或XC5VLX110T。能够实现数据预处理及数据通讯。采用FPGA内嵌的PCI Express Endpoint模块，支持PCI Express 1/2/4/8Lane，符合PCI Express v1.1，每个lane的传输速率是2.5Gbps。该FPGA内嵌12个高速串行收发器RocketIO GTP，每个GTP的线速率为100Mbps ~ 3.75Gbps。其中4个连接到前面板提供4路光纤接口，用户可以选择自定义协议或Aurora协议或工业标准协议。3) DDR2 SDRAM 整板DDR2内存总容量达到1GB.DDR2 SDRAM时钟最高达266MHz。DDR2 SDRAM颗粒采用64M × 8位。4个DDR2颗粒组成一个32位512MB兵缓存，另4个DDR2颗粒组成一个32为512MB兵缓存，当不作乒乓使用时，可以合成1个64位1GB缓存。4) 前面板出线可以选择安装4个SFP的2.5Gbps/850nm的光模块。光模块也可以选用其他波长的。5) 自定义IO线

该板提供自定义72路2.5V/3.3V单端I/O，或36路LVDS I/O。3、软件部分：(光纤模块支持下面2个端口) 本PCIE IO卡提供FPGA所有接口的VHDL/Verilog HDL DEMO代码，包括各个RocketIO/DDR2/PCI Express接口的代码及范例，用户使用Xilinx ISE开发工具使用样例代码可以进行快速原型开发与评估。支持windowsXP驱动，DDK，Drivestudio开发，DMA操作。4、应用领域

数字信号处理，高速数据采集，图像数据处理和采集。