

三星【ARM9 S3C2416开发板】核心板

产品名称	三星【ARM9 S3C2416开发板】核心板
公司名称	深圳市友坚恒天科技有限公司
价格	300.00/片
规格参数	
公司地址	深圳市南山区南头关口二路智恒产业园30栋二楼
联系电话	86-075526050792 13418792487

产品详情

[产品手册](#)

产品编号：12118181916 产品名称：UT2416CV02核心板 规格

产品备注：产品类别：S3C2416核心板

[产品简介](#)

[售后服务](#)

UT2416CV02是一款专门面向手持终端设备、PDA、人机界面、自动售货机、广告机、监控设备、通讯设备等设计的高性价比核心板，该核心板采用邮票孔式设计结构，可直接焊接在地板上，其特点是尺寸小，功能全，焊接方便，功耗小，性能稳定。

S3C2416无论从性能上，还是成本上都强于2440，是2440的最完美替代者。

S3C2416具有以下特点：
· ARM926EJ内核，主频400MHz · 支持DDR2、mDDR、SDRAM
· 支持MLC NAND FLASH · 支持SD卡快速启动 · 支持4个串口 · 支持USB Device 2.0
· 支持2D图像加速 · 极低的BOM成本

产品功能特性

核心配置	
CPU主频	400MHz
DDR	64M Bytes DDR2
Nand Flash	2G Bytes MLC Nand Flash

电气特性	
输入电压	3.3V~5V、3V
工作温度	-10~70
存储温度	-20~80

核心板外观

结构参数	
外部接口	邮票孔
核心板尺寸	52mm × 45mm × 2mm
引脚间距	1.0mm
引脚数量	184个引脚
板层	6层，布局布线充分考虑EMC\EMI规则
测试点	内置测试点

核心板正面图 核心板背面图

尺寸规格

参考底板外观

引脚信号定义

J1连接器引脚定义

引脚编号	信号	引脚编号	信号
1	NC	22	DATA 6
2	NC	23	DATA 7
3	NC	24	DATA 8
4	NC	25	DATA 9
5	NC	26	DATA 10
6	NC	27	DATA 11
7	NC	28	DATA 12
8	NC	29	DATA 13
9	NC	30	DATA 14
10	NC	31	DATA 16

J2连接器引脚定义

引脚编号	信号	引脚编号	信号
1	VDD_BATT	22	OM4
2	VDD_BATT	23	TXD0
3	VDD_BATT	24	RTSn0
4	VDD_DDR2	25	TXD1
5	VDD_DDR2	26	RTSn1
6	VDD_IO	27	TXD2
7	VDD_IO	28	TXD3
8	VDD_ARM	29	RXD0
9	VDD_ARM	30	CTSn0
10	VDD_ARM	31	RXD1

	E Y I N T 5		S0 - L R C K
6	K E Y I N T 6	31	I2 S0 _S D I
7	E I N T 0	32	I2 S0 - C D C L K
8	N C	33	I2 S0 _S D O
9	E I N T 11	34	I2 S0 _S C L K
10	E I N T 12	35	S D O _D A T O
11	E I N T 13	36	S D O _D A T 1
12	E I N T 14	37	S D O _D A

			5
7	V D 2	32	G P B 6
8	V D 3	33	G P B 9
9	V D 4	34	G P B 10
10	V D 5	35	C L K O U T 1
11	V D 6	36	N C
12	V D 7	37	G P A 23
13	V D 8	38	N C
14	V D 9	39	S P I C S0
15	V D 10	40	S P I M I S O 0
16	V D 11	41	S P I C L K 0
17	V D 12	42	S P I M O

			T 2
13	EI N T 15	38	S D O_ D A T 3
14	N C	39	S D O_ C M D
15	N C	40	S D O_ C L K
16	N C	41	S D O_ C D n
17	N C	42	S D O_ W P n
18	N C	43	S D 1_ D A T 0
19	N C	44	S D 1_ D A T 1
20	N C	45	S D 1_ _

			SI 0
18	V D 13	43	N C
19	V D 14	44	N C
20	V D 15	45	N C
21	V D 16	46	N C
22	V D 17	47	T S Y P
23	V D 18	48	T S X P
24	V D 19	49	T S Y M
25	V D 20	50	T S X M

			D A T 2
21	A D C I N 0	46	S D 1_ D A T 3
22	A D C I N 1	47	S D 1_ C M D
23	n B A T F	48	S D 1_ C L K
24	D P _ U D E V	49	S D 1_ C D n
25	D M _ U D E V	50	S D 1_ W P n