

# S5PV210核心板/cortex-A8核心板/集成IC/单片机/友坚UTV210CV03核心板

产品名称	S5PV210核心板/cortex-A8核心板/集成IC/单片机/友坚UTV210CV03核心板
公司名称	深圳市友坚恒天科技有限公司
价格	600.00/片
规格参数	
公司地址	深圳市南山区南头关口二路智恒产业园30栋二楼
联系电话	86-075526050792 13418792487

## 产品详情

[产品手册](#)

产品编号：41111194716 产品名称：UTV210CV03核心板 规格：65.5mm\*52.8mm 产品类别：S5PV210核心板

[产品简介](#)

[售后服务](#)

UTV210CV03是友坚科技继UTV210CV02和UTV210CV04推出的又一款低功耗、高性能、可扩展性强的精品Cortex-A8核心板，CPU采用三星ARM Cortex-A8芯片S5PV210,主频1GHz，PCB采用8层板工艺设计，具有最佳的电气特性和抗干扰特性，使系统稳定工作于各种环境之下；相比于UTV210CV02和UTV210CV04，UTV210CV03接口更全，设计加有屏蔽罩，具有极佳的电气特性和抗干扰特性，使系统稳定工作于各种环境之中；可以广泛应用于MID、智能手机、PDA、PND、车载系统、智能家居、数据终端等产品。配合成AndroidV210评估板，方便用户做前期的测试和调试，可以大大缩小用户的开发周期和成本；核心板已经开始批量给多家用户供货，其稳定的软硬件特性受到用户的一致好评，是目前市面上性价比极高的一款核心板。

产品功能特性

系统参数	
CPU主频	800M/1G Hz
DDR	512M Bytes DDR2
Nand Flash	256M Bytes

结构参数	
外观	邮票孔特性，焊接固定
核心板尺寸	65.5mm × 52.8mm × 3mm
引脚间距	1.27 mm
引脚焊盘尺寸	1.5 mm × 0.8 mm

电气特性	
输入电压	5V、3.3V
工作温度	-10~70
存储温度	-20~80

引脚数量	180个引脚
板层	8层，布局布线充分考虑EMC\EMI规则
测试点	内置测试点

核心板外观

核心板正面图

核心板背面图

底板实物图

核心板结构布局

引脚信号定义

J2A连接器引脚定义

引脚编号	信号	引脚编号	信号
1	DC_I N	21	EINT 12
2	DC_I N	22	MMC 0_D0
3	DC_I N	23	MMC 0_D1
4	VDD _IO	24	MMC 0_D2
5	VDD _IO	25	MMC 0_D3
6	VDD _AR M	26	MMC 0_CL K
7	VDD _INT	27	MMC 0_CM D
8	VDD _DD R2	28	MMC 0_CD n
9	VDD _RTC	29	EINT 7
10	GND	30	MMC 1_D0
11	PWR RGT ON	31	MMC 1_D1

J2C连接器引脚定义

引脚编号	信号	引脚编号	信号
91	EINT 24	111	RXD0
92	EINT 25	112	SPI0_ MOSI
93	AC97 _SYN C/i2s LRCK 1	113	SPI0_ MISO
94	AC97 _BIT CLK/i 2sSCL K1	114	SPI0_ CLK
95	AC97 _SDI/ i2sSDI 1	115	SPI0_ CSn
96	AC97 _SDO /i2sSD O1	116	EINT 28
97	AC97 _RST n/i2s CDC	117	EINT 29

12	EINT 9	32	MMC 1_D2
13	OTG _ID	33	MMC 1_D3
14	OTG _DP	34	MMC 1_CL K
15	OTG _DM	35	MMC 1_CM D
16	VBUS	36	MMC 1_CD n
17	OTG _DRV VBUS	37	EINT 8
18	HOS T_DP	38	EINT 13
19	HOS T_D N	39	EINT 14
20	EINT 11	40	EINT 15

J2B连接器引脚定义

U10B  
连接  
器引  
脚定  
义

4	6		
1	6		
4	6		
2	7		
4	6		
3	8		
4	6		
4	9		
4	7		
5	0		

	LK1		
98	EINT 26	118	EINT 30
99	EINT 27	119	EINT 31
100	TXD3	120	EINT 0
101	RXD3	121	EINT 1
102	TXD2	122	CAM _D7
103	RXD2	123	CAM _D6
104	RTSn 1	124	CAM _D5
105	CTSn 1	125	CAM _D4
106	TXD1	126	CAM _D3
107	RXD1	127	CAM _D2
108	RTSn 0	128	CAM _D1
109	CTSn 0	129	CAM _D0
110	TXD0	130	CAM _PCL K

J2D连接器引脚定义

J2D  
连接  
器引  
脚定  
义

1	S1		
3	5		
1	6		
1	S1		
3	5		
2	7		
1	1		
3	5		
3	8		

4	7		
6	1		
4	7		
7	2		
4	7		
8	3		
4	7		
9	4		
5	7		
0	5		
5	7		
1	6		
5	7		
2	7		
5	7		
3	8		
5	7		
4	9		
5	8		
5	0		
5	8		
6	1		
5	8		
7	2		

1	1		
3	5		
4	9		
1	1		
3	6		
5	0		
1	1		
3	6		
6	1		
1	1		
3	6		
7	2		
1	1		
3	6		
8	3		
1	1		
3	6		
9	4		
1	1		
4	6		
0	5		
1	1		
4	6		
1	6		
1	1		
4	6		
2	7		
1	1		
4	6		
3	8		
1	1		
4	6		
4	9		
1	1		
4	7		
5	0		
1	1		
4	7		

5	8
8	3
5	8
9	4
6	8
0	5
6	8
1	6
6	8P
2	7
6	8
3	8
6	8
4	9
6	9
5	0

6	1
1	1
4	7
7	2
1	1
4	7
8	3
1	1
4	7
9	4
1	1
5	7
0	5
1	1
5	7
1	6
1	1
5	7
2	7
1	1
5	7
3	8
1	1
5	7
4	9
1	1
5	8
5	0