

# SI信号完整性测试常见的完整性问题及原因 PCB布线过近 不恰当叠层

产品名称	SI信号完整性测试常见的完整性问题及原因 PCB布线过近 不恰当叠层
公司名称	北京淼森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座 B101
联系电话	18601085302 18601085302

## 产品详情

布线非常重要,设计者应该在不违背一般原则的前提下,利用现有的设计经验,综合多种可能的方案,优化布线,消除各种潜在的问题。一方面要充分利用现有的、已经过验证的布线经验,将它们应用于布线工作中;另一方面要积极利用一些信号完整性方面的仿真工具,约束、指导布线。

合理进行电路建模仿真是最常见的信号完整性解决方法。在高速电路设计中,仿真分析越来越显示出优越性。它给设计者以准确、直观的设计结果,便于及早发现问题,及时修改,从而缩短设计时间,降低设计成本。

在进行电路建模仿真过程中,设计者应对相关因素作合理估计,依据适当的仿真工具建立合理模型。对于IC应用,可利用仿真来选择合理的端接元件并优化元器件布局,完成正确的端接策略和布局约束机制,从而解决信号完整性问题。

北京淼森波信息技术有限公司主要提供高速电路测试服务和仪器仪表租售业务。

高速电路测试服务项目有: SI信号完整性测试,主要内容是电源上电时序、复位、时钟、I2C、SPI、Flash、DDR、JTAG接口、CPLD接口测试、URAT测试、网口测试、USB2.0/USB3.0测试、MIPI测试、HDMI测试、及板卡上其它芯片接口的信号测试。 PI电源完整性测试,主要内容是电源的电压值(精度)、电源噪声/纹波、电压上下波形、测量缓启动电路参数、电源电流和冲击电流、电源告警信号、冗余电源的均流参数。 接口一致性测试,主要有以太网、USB2.0、USB3.0、MIPI、HDMI、SATA、Display Port、PCIE。