

时钟测试 数据信号测试 emmc测试

产品名称	时钟测试 数据信号测试 emmc测试
公司名称	北京森森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座B101
联系电话	18601085302 18601085302

产品详情

在进行电路设计之前，必须要明白具体实现的原理，因此本文首先要研究eMMC5.0的协议，这个协议是经过电子设备工程联合委员会JEDEC制定的全球统一标准，对eMMC的具体电路的功能实现和规范进行了统一的制定。本章会对这个协议中与设计相关的协议进行研究总结，而且对该课题用到相关重要部分进行深入研究，是之后硬件电路设计的基础。

eMMC设备和系统：

eMMC系统有三个模块，分别是主机、eMMC设备和eMMC控制器(eMMC HOST)。eMMC设备里面又包含了FLASH的存储单元和它的控制单元，主机即可通过eMMC HOST来访问设备。eMMC协议规定了接口的功能和设备控制器。协议对eMMC整个系统的规定是指它外面的控制器以及相关设备，接口在协议中完整阐述，但是对外部的eMMC控制器不做规范，具体内部的Flash的控制器是由各个厂家规定的，只需要满足符合eMMC协议的标准MMC接口即可。系统的描述图在下图列出，描述图中不同颜色表示了eMMC协议中规定的部分。如图1是eMMC系统协议的系统图。

图1. eMMC协议的系统图

在eMMC协议中，eMMC总线和eMMC供电的协议是有明确协议的，因此对于符合eMMC协议的设备，本文只要根据eMMC总线和eMMC供电的协议来设计硬件电路和eMMC的控制器就行。

本文要设计的主控制器的系统的描述框图如下图2所示。