

MIPI传输过程中的信号质量问题 MIPI驱动问题 重起问题

产品名称	MIPI传输过程中的信号质量问题 MIPI驱动问题 重起问题
公司名称	北京淼森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座 B101
联系电话	18601085302 18601085302

产品详情

数据在协议层是以数据包的形式存在。在接口发送端，添加包头和可选择的错误校验信息到LLP层传来的数据上。在接收端，LLP层将包头剥离，由接收者按照相应逻辑解析。错误校验信息可以用来检测收到的数据完整性。（译者：围补）

I 应用层（Application

Layer）：该层对数据六中包含的数据进行进一步数据解码和解析。CSI-2规定了像素值到字节的映像。

规范的标准段落只与连接的外部部分有关，例如，只和数据位模式被传输通过的链路有关。所有的内部接口和层次都是纯信息性的。（译者：围补）

MIPI CSI-2协议支持多种Lane的配置方式，小仅仅需要一个Clock Lane和一个Data Lane，而则支持一个Clock Lane和多大4个Data Lane。其中，4个Data Lane由Clock Lane进行同步传输数据，显然，这需要在传输数据之前对数据进行分配（或者合并），具体如下图所示：

显然CSI-2每个Data Lane的小传输内容为一个字节。同时，这会带来一个问题（以2个Data Lane）为例，当所传送字节数为偶数时，Lane1和Lane2可以同时结束，当所传送的字节数为奇数时，Lane1和Lane2将不再是同时结束了！具体如下图所示：

对于3个Lane，也有类似的情况：

4个Lane的情况也是类似的，这里就不详细描述了。综上所述，不管是何种情况（Lane的配置方式），每个Lane都同时开始SoT，并开始发送个字节，但是每个Lane的结束时间可能会相差一个字节的传输时间。