

NEXPERIA安世芯片74LVC16373ADGG

| | |
|------|-----------------------------|
| 产品名称 | NEXPERIA安世芯片74LVC16373ADGG |
| 公司名称 | 深圳市合通泰电子有限公司 |
| 价格 | 3.00/个 |
| 规格参数 | |
| 公司地址 | 深圳市宝安区西乡街道共和工业路华丰互联网创意园A503 |
| 联系电话 | 0755-82965240 18145855552 |

产品详情

NEXPERIA安世芯片74LVC16373ADGG，安世逻辑芯片

74LVC16373ADGG

具有5V耐压输入/输出的16位D型透明锁存器; 三态

74LVC16373A和74LVCH16373A是16位D型透明锁存器，具有针对每个锁存器的独立D型输入和总线保持功能（仅74LVCH16373A），以及面向总线应用的三态输出。每个八进制提供一个锁存使能（LE）输入和一个输出使能（OE）。输入可以由3.3V或5V器件驱动。禁用时，最高可將5.5V施加到输出。这些功能允许在3.3V和5V混合应用中使用这些器件。

该器件包括两个部分，每个部分具有八个D型透明锁存器，具有三态真输出。当LE为高电平时，Dn输入处的数据进入锁存器。在这种情况下，锁存器是透明的，也就是说，每当其相应的D输入更改时，锁存器输出都会更改。锁存器存储LE的高电平到低电平转换之前一个建立时间（ t_{su} ）出现在D输入上的信息。当OE为低电平时，八个锁存器的内容在输出端可用。当OE为高电平时，输出进入高阻抗关闭状态。在运行OE输入不影响锁存器的状态。数据输入的总线保持功能消除了使用外部上拉电阻来保持未使用的输入的需要。