

电源完整性测试，电源输出稳定测试

产品名称	电源完整性测试，电源输出稳定测试
公司名称	北京森森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座B101
联系电话	18601085302 18601085302

产品详情

SI/PI是涉及数字电路正确操作的相关的两种分析。

SI重点确保传输的1在接收器端还是1（对0同样如此），对SI分析目标是消除关于信号质量、串扰和定时的

问题；

信号质量

获取具有明确的边缘，且没有过度过冲和下冲的信号。通常可以通过添加某种类型的端接以使驱动器的阻抗和传输线的阻抗相匹配来解决这些问题。对于多点分支总线，需要将端接和拓扑的长度变化相结合来控制反射。

串扰

涉及多条相互耦合的传输线，随着走线挤进密集的电路板设计，了解它们正在相互耦合多少能量对于消除因串扰产生的错误是非常重要的。

分析模型包括驱动器和接收器、芯片封装及电路板互连（由走线及过孔、分立器件和/或连接器组成的模型）。

驱动器和接收器模型

包括缓冲器阻抗、翻转率和电压摆幅信息，通常IBIS或SPICE模型用作缓冲器模型

互连模型

包括行为类似与传输线的电路板走线。此类传输线具有阻抗、延迟和损耗特性，决定了所连接的驱动器和接收器与彼此进行交互的方式。

基本的信号完整性分析包括设置电路板叠层（包括适当的介电层厚度），以及查找正确的走线宽度，实现一定的走线目标阻抗。