

# LVDS测试，LVDS检测，信号完整性测试

产品名称	LVDS测试，LVDS检测，信号完整性测试
公司名称	北京森森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座B101
联系电话	18601085302 18601085302

## 产品详情

LVDS测试，LVDS检测，信号完整性测试

屏幕参数的相关设置（蓝色部分）

fb\_videomode各个参数的意义

各参数的抽象如下图所示：

关于fb\_videomode各个成员的意义详解：

名称	数据	中文名	意义	备注
	手册			
	中的			
	简称			（简称或另名称）
name	No	名字	液晶屏名字（可选）	No
refresh	刷新频	刷新频率	刷新频率（内核中很多例子都赋值为60）	
	率			
xres	行宽		每行的像素个数	

yres	屏幕高度	屏幕的行数		
pixclock	像素时钟	每个像素时钟周期的长度，单位是皮秒（10的负12次方分之1秒）		
left_margin	HBP 沿	水平后沿	在每行或每列的象素数据开始输出时要插入的象素时钟周期数	
right_margin	HFP 沿	水平前沿	在每行或每列的象素结束到LCD行时钟输出脉冲之间的象素时钟数	
upper_margin	VBP 沿	垂直后沿	在垂直同步周期之后帧开头时的无效行数	
lower_margin	VFP 沿	垂直前沿	本帧数据输出结束到下一帧垂直同步周期开始之前的无效行数	
hsync_len	HPW 脉宽	行同步脉宽	单位：像素时钟周期	HWH(HSYNC width)
vsync_len	VPW 脉宽	垂直同步脉宽	单位：显示一行的时间	
sync	同步极性设置		可以根据需要设置FB_SYNC_HOR_HIGH_ACT(水平同步高电平有效)和FB_SYNC_VERT_HIGH_ACT(垂直同步高电平有效)	
vmode	No		在内核中的大多数示例都直接置为FB_VMODE_NONINTERLACED。interlaced的意思是交错 [ 隔行 ] 扫描，电视中使用2:1的交错率, 即每帧分两场, 垂直扫描两次, 一场扫描奇数行, 另一场扫描偶数行。很显然LCD目前不是这种模式。	
flag		目前没有看到用法		

由上图可得：

水平总周期 = left\_margin + right\_margin + hsync\_len

垂直总周期 = upper\_margin + lower\_margin + vsync\_len

下面主要以16BPP的TFT屏作为例子。有的LCD会给出参数列表，比如下图，可以很清楚的在红框中找到需要的参数，取“type”典型值即可。但是有的LCD并没有直接给出这样的列表，设置某些参数没有给出，这需要通过时序图来确定。