

MIP信号质量测试，模板测试

| | |
|------|----------------------------|
| 产品名称 | MIP信号质量测试，模板测试 |
| 公司名称 | 北京森森波信息技术有限公司 |
| 价格 | .00/个 |
| 规格参数 | |
| 公司地址 | 北京市海淀区永泰庄北路1号天地邻枫2号楼A座B101 |
| 联系电话 | 18601085302 18601085302 |

产品详情

MIPI（移动行业处理器接口）是Mobile Industry Processor Interface的缩写。MIPI（移动行业处理器接口）是MIPI联盟发起的为移动应用处理器制定的开放标准。已经完成和正在计划中的规范如下：

二、MIPI联盟的MIPI DSI规范1、名词解释 DCS

(DisplayCommandSet)：DCS是一个标准化的命令集，用于命令模式的显示模组。DSI, CSI

(DisplaySerialInterface, CameraSerialInterface DSI 定义了一个位于处理器和显示模组之间的高速串行接口。

CSI 定义了一个位于处理器和摄像模组之间的高速串行接口。D-PHY：提供DSI和CSI的物理层定义2、D

SI分层结构DSI分四层，对应D-PHY、DSI、DCS规范、分层结构图如下：PHY

定义了传输媒介，输入/输出电路和和时钟和信号机制。Lane

Management层：发送和收集数据流到每条lane。Low Level

Protocol层：定义了如何组帧和解析以及错误检测等。Application层：描述高层编码和解析数据流。

3、Command和Video模式 DSI兼容的外设支持Command或Video操作模式，用哪个模式由外设的构架决定

Command模式是指采用发送命令和数据到具有显示缓存的控制器。主机通过命令间接的控制外设。Com

mand模式采用双向接口 Video模式是指从主机传输到外设采用时实像素流。这种模式只能以高速传输。

为减少复杂性和节约成本，只采用Video模式的系统可能只有一个单向数据路径

三、D-PHY介绍1、 D-PHY 描述了一同步、高速、低功耗、低代价的PHY。 一个 PHY配置包括一个时钟lane 一个或多个数据lane 两个Lane的 PHY配置如下图