

## ddr一致性测试，DDR信号完整性测试，眼图测试

产品名称	ddr一致性测试，DDR信号完整性测试，眼图测试
公司名称	北京淼森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座B101
联系电话	18601085302 18601085302

## 产品详情

DDR2简介从1998年的PC100到如今的DDR3，内存技术同CPU前端总线一道经历着速度的提升及带宽的扩展。虽然DDR3在当今已经量产与使用，DDR2在实际上还担任着内存业界应用广泛成熟的中流砥柱的角色。DDR2在DDR的基础上将芯片接口时钟频率提高一倍并将工作电压从2.5V降低至1.8V，从而使其能在相对更低的功耗下获得更高的传输速率。一般情况下，DDR2的输入时钟频率覆盖200/266/333/400/533 MHz，传输比特率覆盖400/533/667/800/1066Mb/s/pin。相对于DDR，由于速度的提升，DDR2在主板设计要求上也有所变化。内存控制器每Channel可级联的DIMM数从DDR时期的4到8条减少至2到3条，数据线（DQ）上的终端 [电阻](#) 从主板上的分立电阻搬移到了DRAM芯片内部（ODT），数据同步信号（DQS）由单端信号变为单端或差分可选信号。DDR2主板系统架构如右图所示。