

# MIPI D-PHY的架构 MIPI接口一致性测试 MIPI眼图测试

产品名称	MIPI D-PHY的架构 MIPI接口一致性测试 MIPI眼图测试
公司名称	北京淼森波信息技术有限公司
价格	.00/个
规格参数	
公司地址	北京市海淀区永泰庄北路1号天地邻枫2号楼A座 B101
联系电话	18601085302 18601085302

## 产品详情

### MIPI D-PHY的架构 MIPI接口一致性测试 MIPI眼图测试

MIPI D-PHY采用主从结构的方式，采用源同步的机制，Data 相对于 Clock以 DDR(Double Data Rate)方式进行数据传输，保持正交相位关系以确保在接收端可靠的建立保持时间裕度。通常来说数据以单一方向传输，也支持双向传输模式，比如 CSI, DSI标准采用单一方向传输。

因为考虑到移动产品设计的功耗问题，MIPI D-PHY总线的操作模式除了正常的高速 (HS, High Speed)信号传输状态之外，还定义了低速率传输低功耗模式 (LP, Low Power)用于进行控制指令的操作。在 HS模式下，信号采用差分结构，差分信号电压摆幅约为 200mV，在 LP模式下采用单端模式，高电平约为 1.2v。另外，MIPI D-PHY也定义了一种可选的低功耗脱离模式 (Low Power Escape Mode)，只用 LP的 Data 信号进行数据的异步传输。

操作模式包括，高速，控制和脱离模式。